

【11】公開編號：200611196

申請實體審查：有

【43】公開日：中華民國95(2006)年4月1日

【51】國際專利分類 Int. Cl.⁷： G06F9/46

【54】發明名稱：低耗能排程方法及使用該方法之系統晶片

【21】申請案號：093128573

【22】申請日：中華民國93(2004)年9月21日

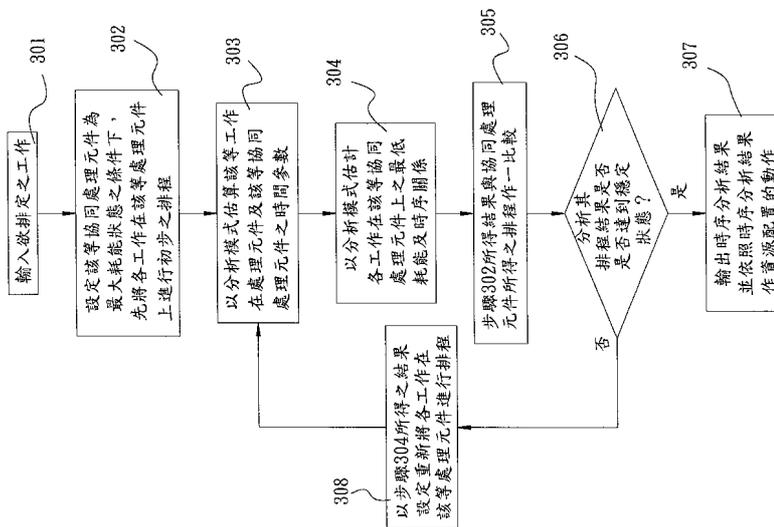
【72】發明人：林永嘉 LIN, YUNG CHIA；游逸平 YU, YI PING；黃崇文 HUANG, CHUNG WEN；李政崑 LEE, JENQ KUEN

【71】申請人：國立清華大學 NATIONAL TSING HUA UNIVERSITY
新竹市光復路2段101號

【74】代理人：惲軼群；陳文郎

【57】發明摘要

一種低耗能排程方法，該方法包含下述步驟：(A)設定一系統晶片具有之複數協同處理元件為最大耗能狀態之條件下，先將各工作在複數處理元件上進行初步之排程；(B)建立該等處理元件及該等協同處理元件之間的一分析模式，並以分析模式估算該等工作在該等處理元件及該等協同處理元件之時間參數；(C)以分析模式估計各工作在該等協同處理元件上之最低耗能及時序關係；(D)計算出在該等處理元件上之排程結果；及(E)分析其排程結果是否達到穩定狀態，若否則持續以交互循環的方式重複步驟(C)及步驟(D)直至排程結果達到穩定狀態。



301~308：步驟

代表圖式