



















# Arquitecturas multiprocesador: Hardware, Software, Modelos, Métricas y Tendencias

De Giusti Armando<sup>(1)(2)</sup> , Marcelo Naiouf<sup>(1)</sup> , Tinetti Fernando<sup>(1)(3)</sup> , Villagarcía Horacio<sup>(1)(3)</sup> , Franco Chichizola<sup>(1)</sup> , Laura De Giusti<sup>(1)(3)</sup> , Enzo Rucci<sup>(1)</sup> , Adrián Pousa<sup>(1)</sup>, Victoria Sanz<sup>(1)(3)</sup> , Montezanti Diego<sup>(1)</sup> , Encinas Diego<sup>(1)</sup> , Ismael Rodríguez<sup>(1)</sup> , Sebastián Rodríguez Eguren<sup>(1)</sup> , Erica Montes de Oca<sup>(1)</sup> , Juan Manuel Paniego<sup>(1)</sup> , Martín Pi Puig<sup>(1)</sup> , César Estrebow<sup>(1)</sup> , Leandro Libutti<sup>(1)</sup> , Costanzo Manuel<sup>(1)</sup>, Boggia Marcos<sup>(1)</sup>, Javier Balladini<sup>(4)</sup> 

<sup>1</sup>Instituto de Investigación en Informática LIDI (III-LIDI),  
Facultad de Informática, Universidad Nacional de La Plata – Comisión de Investigaciones Científicas de la  
Provincia de Buenos Aires

<sup>2</sup>CONICET – Consejo Nacional de Investigaciones Científicas y Técnicas

<sup>3</sup>CICPBA – Comisión de Investigaciones Científicas de la Provincia de Buenos Aires

<sup>4</sup>Universidad Nacional del Comahue

{adegiusti,mnaiouf,fernando,hvw,francoch,ldgiusti,erucci,apousa,vsanz,dmontezanti,dencinas,ismael,seguren,emon  
tesdeoca,jmpaniego,mpipuig,cesarest,llibutti, mcostanzo,mboggia}@lidi.info.unlp.edu.ar;

[javier.balladini@gmail.com](mailto:javier.balladini@gmail.com)

## Resumen

El eje de esta línea de I/D lo constituye el estudio de las arquitecturas multiprocesador que integran sistemas distribuidos y paralelos. Incluye como temas centrales:

- Arquitecturas many-core (GPU, procesadores MIC), FPGAs, híbridas (diferentes combinaciones de multicores y aceleradores), y asimétricas.
- Cloud Computing para HPC (especialmente para aplicaciones de Big Data) y sistemas distribuidos de tiempo real (Cloud Robotics).
- Desarrollo y evaluación de algoritmos paralelos sobre nuevas arquitecturas y su evaluación de rendimiento computacional y energético.

**Palabras clave:** *Sistemas Paralelos. Clusters. Arquitecturas asimétricas. GPU, MIC, FPGA. Cloud Computing. Cloud robotics. Eficiencia energética. Resiliencia. E/S paralela.*

## Contexto

Se presenta una línea de Investigación que es parte del proyecto “Computación de Alto Desempeño: Arquitecturas, Algoritmos, Métricas de rendimiento y Aplicaciones en HPC, Big Data, Robótica, Señales y Tiempo Real.” del III-LIDI y de proyectos específicos

apoyados por organismos nacionales e internacionales. También del proyecto “Transformación de algoritmos para nuevas arquitecturas multiprocesador” financiado por la Facultad de Informática de la UNLP.

En el tema hay cooperación con varias Universidades de Argentina y se está trabajando con Universidades de América Latina y Europa en proyectos financiados por CyTED, AECID y la OEI (Organización de Estados Iberoamericanos).

Por otra parte, se tiene financiamiento de Telefónica de Argentina en Becas de grado y posgrado y se ha tenido el apoyo de diferentes empresas (IBM, Microsoft, Telecom, Intel) en la temática de Cloud Computing.

Se participa en iniciativas como el Programa IberoTIC de intercambio de Profesores y Alumnos de Doctorado en el área de Informática.

Asimismo el III-LIDI forma parte del Sistema Nacional de Cómputo de Alto Desempeño (SNCAD) del Ministerio de Educación, Cultura, Ciencia y Tecnología de la Nación.

## Introducción

Una de las áreas de creciente interés lo constituye el cómputo de altas prestaciones, en el cual el rendimiento está relacionado con dos

aspectos: por un lado las arquitecturas de soporte y por el otro los algoritmos que hacen uso de las mismas.

A la aparición de arquitecturas *many-core* (como las GPU o los procesadores MIC), se ha sumado el uso de FPGAs debido a su potencia de cómputo y rendimiento energético. Su combinación en sistemas HPC da lugar a plataformas híbridas con diferentes características [1].

Lógicamente, esto trae aparejado una revisión de los conceptos del diseño de algoritmos paralelos (incluyendo los lenguajes mismos de programación y el software de base), así como la evaluación de las soluciones que éstos implementan. También resulta necesario investigar las estrategias de distribución de datos y procesos a fin de optimizar la performance.

Además, el estudio del consumo y la eficiencia energética de los nuevos sistemas paralelos se vuelve tan importante como el de métricas clásicas (speedup, eficiencia, escalabilidad) debido a los costos económicos y los problemas operativos asociados [2].

Por otra parte, los avances en las tecnologías de virtualización y cómputo distribuido han dado origen al paradigma de Cloud Computing, que se presenta como una alternativa a los tradicionales sistemas de Clusters y Multiclustero para ambientes de HPC [3]. A su vez, este concepto se puede ampliar a sistemas distribuidos de tiempo real, en particular sistemas inteligentes como son los robots que pueden trabajar en paralelo utilizando su propia capacidad de procesamiento y al mismo tiempo conectándose con la potencia de un servidor en la nube (*Cloud Robotics*) [4][5][6].

En esta línea de I/D se trabaja sobre aspectos que marcan tendencias en el área.

### **GPUs y Cluster de GPUs**

Las GPUs son el acelerador dominante en la comunidad de HPC al día de hoy por su alto rendimiento y bajo costo de adquisición. En la actualidad, tanto NVIDIA como AMD trabajan especialmente en mejorar la eficiencia energética de sus placas y disminuir el alto costo de programación.

La combinación de GPUs con otras plataformas paralelas como clusters y multicores, brindan un vasto conjunto de posibilidades de investigación en arquitecturas híbridas, a partir de diferentes combinaciones a saber:

- Máquinas multicore con más de una GPU, que combinan herramientas de programación paralela como OpenMP/CUDA o Pthread/CUDA.
- Cluster de máquinas multicore cada una con una o más placas de GPU, lo que permite combinar OpenMP/MPI/CUDA o Pthread/MPI/CUDA.

Los desafíos que se plantean son múltiples, sobre todo en lo referido a distribución de datos y procesos en tales arquitecturas híbridas a fin de optimizar el rendimiento de las soluciones.

### **MIC**

En forma reciente Intel brinda una alternativa a partir de la arquitectura MIC (*Many Integrated Core Architecture*). Esta arquitectura permite utilizar métodos y herramientas estándar de programación con altas prestaciones (lo que los distingue especialmente de las GPUs). De esta forma, se remueven barreras de entrenamiento y se permite focalizar en el problema más que en la ingeniería del software. Xeon Phi es el nombre elegido por Intel para su serie de procesadores many-core. Recientemente, Intel ha lanzado Knights Landing (KNL), la segunda generación de Xeon Phi. A diferencia de sus predecesores que operaban como coprocesador a través del puerto PCI, los procesadores KNL pueden operar en forma autónoma. Además, integran las nuevas extensiones vectoriales AVX-512 y tecnología de memoria 3D, entre otras características avanzadas [7].

### **FPGAs**

Una FPGA (*Field Programmable Gate Array*) es una clase de acelerador basado en circuitos integrados reconfigurables. La capacidad de adaptar sus instrucciones de acuerdo a la aplicación objetivo le permite incrementar la productividad de un sistema y

mejorar el rendimiento energético para ciertos tipos de aplicaciones. Tradicionalmente fueron utilizadas para el procesamiento digital de señales. Sin embargo, en los últimos años, existen dos tendencias claras para extender su uso a otros dominios. En primer lugar, el establecimiento de alianzas estratégicas entre fabricantes de procesadores y de FPGAs para integrar estos dispositivos en arquitecturas híbridas (Intel con Altera; IBM con Xilinx) [8][9]. En segundo lugar, el desarrollo de nuevas herramientas de programación para FPGAs empleando estándares familiares para HPC, con las cuales se espera reducir los tradicionales tiempos y costos de programación [10][11]. Por último, la incorporación de FPGAs a los servicios de Cloud abre nuevas oportunidades para la explotación de esta clase de aceleradores.

### **Eficiencia energética**

La mejora de la eficiencia energética es una de las principales preocupaciones en la informática actual, principalmente a partir de las plataformas con gran cantidad de procesadores. Muchos esfuerzos están orientados a tratar la eficiencia energética como eje de I/D, como métrica de evaluación, y también a la necesidad de metodologías para medirla.

Entre los puntos de interés pueden mencionarse:

- Análisis de metodologías y herramientas para medir consumo energético.
- Estudio de técnicas para reducir el consumo energético en aplicaciones de HPC de acuerdo a las arquitecturas utilizadas.
- Evaluación de eficiencia energética de diferentes algoritmos y plataformas paralelas.
- Optimización de la eficiencia energética. A partir de los valores de energía que brindan los contadores hardware es posible definir estrategias de programación que lleven a reducir el consumo, manteniendo a su vez el rendimiento en valores aceptables [12].

### **Cloud Computing**

Cloud Computing, proporciona grandes conjuntos de recursos físicos y lógicos (como pueden ser infraestructura, plataformas de

desarrollo, almacenamiento y/o aplicaciones), fácilmente accesibles y utilizables por medio de una interfaz de administración web, con un modelo de arquitectura “virtualizada” [13][14]. Estos recursos son proporcionados como servicios (“as a service”) y pueden ser dinámicamente reconfigurados para adaptarse a una carga de trabajo variable (escalabilidad), logrando una mejor utilización y evitando el sobre o sub dimensionamiento (elasticidad) [15].

Por otro lado, Cloud Robotics es una de las áreas más prometedoras de la investigación informática actual en la cual se cuenta con “robots” dotados de diferentes sensores y capacidades, conectados a un Cloud vía Internet. Los temas de investigación derivados son múltiples: sensores, redes de sensores e inteligencia distribuida; robótica y sistemas colaborativos de tiempo real basados en robots; aplicaciones críticas (por ej. en ciudades inteligentes o en el ámbito industrial).

Recientemente, *Edge y Fog Computing* surgen como una evolución del modelo tradicional de Cloud en busca de disminuir el tiempo de respuesta de las soluciones y mejorar el aprovechamiento de recursos.

### **Resiliencia**

En la actualidad, lograr sistemas resilientes resulta un verdadero desafío considerando el creciente número de componentes, la cercanía a los límites físicos en las tecnologías de fabricación y la complejidad incremental del software. La corrección de las aplicaciones y la eficiencia en su ejecución se torna más importante en HPC debido a los extensos tiempos de ejecución. En ese sentido, resulta interesante desarrollar estrategias de detección y recuperación de fallos, especialmente a través de librerías de software.

### **Entrada/Salida paralela**

A pesar de los avances tecnológicos, las operaciones de E/S en los centros de supercómputo siguen siendo un cuello de botella para determinadas aplicaciones HPC. El rendimiento de un sistema dependerá de la carga de trabajo (patrones de E/S de las

aplicaciones) y de su configuración (hardware y software). Contar con herramientas que permitan modelar y predecir el comportamiento de este tipo de aplicaciones en HPC resulta fundamental para mejorar su rendimiento.

### **Dispositivos de bajo costo con capacidades para cómputo paralelo**

En la actualidad se comercializan placas de bajo costo como Raspberry PI [16] u Odroid [17] que poseen múltiples núcleos simples. Asimismo, existen diversos dispositivos móviles con capacidades similares. Es de interés estudiar como explotar el paralelismo en estos dispositivos para mejorar el rendimiento y/o consumo energético de las aplicaciones.

### **Líneas de Investigación, Desarrollo e Innovación**

- Arquitecturas many-core (procesadores MIC y GPU) y FPGA. Análisis de este tipo de máquinas y de técnicas para desarrollar código optimizado.
- Arquitecturas híbridas (diferentes combinaciones de clusters, multicores, manycores y FPGAs). Diseño de algoritmos paralelos sobre las mismas. Técnicas de resiliencia.
- Exploración de nuevos lenguajes y modelos de programación para HPC.
- Cloud Computing para realizar HPC. Evaluación de performance en este tipo de arquitectura. Análisis del overhead por el software de administración del Cloud.
- Sistemas inteligentes de tiempo real distribuidos (Cloud Robotics). Edge y Fog Computing.
- Interconexión de Brokers de mensajes MQTT sobre Cloud Públicos y Cloud Privados.
- Consumo energético en las diferentes arquitecturas paralelas, en particular en relación a los algoritmos paralelos y la configuración de la arquitectura. Análisis de metodologías y herramientas de medición. Modelado y estimación del consumo de potencia de arquitecturas HPC.

## **Resultados y Objetivos**

### **Investigación experimental a realizar**

- Desarrollar y evaluar algoritmos paralelos sobre nuevas arquitecturas. Analizar rendimiento, eficiencia energética y costo de programación.
- Analizar el overhead introducido por el sistema gestor del Cloud en un entorno de HPC para aplicaciones científicas de Big Data.
- Estudiar y comparar las diferentes estrategias para interconectar brokers de mensajes MQTT tanto sobre cloud públicos como privados.
- Realizar el desarrollo de nuevos planificadores de tareas para multicores asimétricos sobre diferentes sistemas operativos con el objetivo de maximizar el rendimiento y minimizar el consumo de energía [12][18].
- Optimizar algoritmos paralelos para controlar el comportamiento de múltiples robots que trabajan colaborativamente, considerando la distribución de su capacidad de procesamiento “local” y la coordinación con la potencia de cómputo y capacidad de almacenamiento (datos y conocimiento) de un Cloud.
- Desarrollar técnicas de tolerancia a fallas que permitan aumentar la resiliencia de sistemas paralelos y distribuidos.
- Desarrollar un modelo de E/S en HPC que permita predecir cómo los cambios realizados en los diferentes componentes del mismo afectan a la funcionalidad y al rendimiento del sistema.

### **Resultados obtenidos**

- Se estudiaron técnicas de programación y optimización para la nueva generación de procesadores Xeon Phi (*Knights Landing*) [19].
- Se desarrollaron y analizaron soluciones híbridas CPU-GPU para el procesamiento de *pattern matching* [20].
- Se evaluó el uso de diferentes arquitecturas paralelas (CPU, Xeon Phi, GPU, FPGA) para distintos problemas de alta demanda computacional (procesamiento de grandes conjuntos de datos biológicos; cifrado de datos; simulación en astrofísica; entre otras)

considerando no sólo el rendimiento sino la eficiencia energética [21][22][23][24][25].

- Se estudió cómo paralelizar un modelo numérico sobre procesadores multicore [26].

- Se analizó la precisión en la predicción del consumo de energía por parte de la herramienta Intel RAPL en arquitecturas CPU [27].

- Se desarrolló y validó un modelo estadístico para consumo de potencia en placas RPi [28].

- Se desplegó un cluster de placas RPi y se estudió la viabilidad de su uso para cómputo de altas prestaciones considerando tanto pico de rendimiento como eficiencia energética [29].

- Se está trabajando en técnicas de recuperación a partir de múltiples checkpoints de nivel de sistema, que sirvan para garantizar la correcta finalización de aplicaciones científicas sobre sistemas de HPC, que resultan afectadas por la ocurrencia de fallas transitorias externas y aleatorias, integrando esta solución con las herramientas de detección desarrolladas previamente [30].

- Se estudiaron los factores que afectan al consumo energético en las operaciones de checkpoint y restart en clusters [31].

- Se realizó un análisis del despliegue de un sistema multi-robot, integrado por un chasis de auto Rover de 4 ruedas y un cuadricóptero Parrot Bebop, conectados a un servicio de cloud público [32][33].

- Se profundizó el desarrollo de un modelo de arquitectura para un sistema de virtualización distribuido [34].

### **Organización de Eventos**

En el año 2018 se han organizado las VI Jornadas de Cloud Computing y Big Data (JCC&BD 2018) en Argentina, con participación de especialistas académicos del país y del exterior y de empresas con experiencia en Cloud Computing. En junio de 2019 se organizarán las VII Jornadas de Cloud Computing y Big Data (JCC&BD 2019).

### **Formación de Recursos Humanos**

Dentro de la temática de la línea de I/D el último año se concluyeron: 1 tesis de maestría

y 1 trabajo de Especialización. Al mismo tiempo se encuentran en curso 5 tesis de Doctorado en Ciencias Informáticas y 2 tesis de Maestría.

Además, se participa en el dictado de las carreras de Doctorado en Ciencias Informáticas, y Magíster y Especialización en Cómputo de Altas Prestaciones de la Facultad de Informática de la UNLP (acreditadas por la CONEAU con categoría A, B y A, respectivamente), por lo que potencialmente pueden generarse nuevas Tesis de Doctorado y Maestría y Trabajos Finales de Especialización.

Existe cooperación con grupos de otras Universidades del país y del exterior, y hay tesis de diferentes Universidades realizando su Tesis con el equipo del proyecto.

Respecto a las carreras de grado, se dictan por parte de integrantes de la línea de investigación tres materias directamente relacionadas con los temas de la misma: “Taller de Programación sobre GPUs”, “Cloud Computing y Cloud Robotics” y “Conceptos y Aplicaciones en Big Data”.

### **Referencias**

- [1] Rucci, Enzo: “Evaluación de rendimiento y eficiencia energética en sistemas heterogéneos para bioinformática”. Tesis de Doctorado en Ciencias Informáticas (Facultad de Informática – UNLP). 2016.
- [2] Ballardini, J., Rucci, E., De Giusti, A., Naiouf, M., Suppi, R., Rexachs, D., Luque, E. “Power characterisation of shared-memory HPC systems”. Computer Science & Technology Series – XVIII Argentine Congress of Computer Science Selected Papers. ISBN 978-987-1985-20-3. Págs. 53-65. 2013.
- [3] Bertogna, M., Grosclaude, E., Naiouf, M., De Giusti, A., Luque, E.: “Dynamic on Demand Virtual Clusters in Grids”. In: 3rd Workshop on Virtualization in High-Performance Cluster and Grid Computing (VHPC 08). España. (2008).
- [4] Lorencik D., Sincak P.: “Cloud robotics: Current trends and possible use as a service”. In: Applied Machine Intelligence and Informatics (SAMII), 2013 IEEE 11th International Symposium on , vol., no.,
- [5] Guoqiang Hu, Wee Peng Tay, Yonggang Wen: “Cloud robotics: architecture, challenges and applications”. In: Network, IEEE, vol.26, no.3, pp.21-28. 2012.
- [6] Kehoe B., Patil S., Abbeel P., Goldberg K.: “A Survey of Research on Cloud Robotics and Automation”. In: IEEE Transactions on Automation

- Science and Engineering (T-ASE): Special Issue on Cloud Robotics and Automation. Vol. 12, no. 2. 2015.
- [7] Reinders, J., Jeffers, J., Sodani, A. "Intel Xeon Phi Processor High Performance Programming Knights Landing Edition". Morgan Kaufmann Publishers Inc., Boston, MA, USA, 2016
- [8] IBM. "IBM and Xilinx Announce Strategic Collaboration to Accelerate Data Center Applications". Disponible en <https://www-03.ibm.com/press/us/en/pressrelease/48074.wss>
- [9] Intel. "Intel Acquisition of Altera". Disponible en <http://intelacquiresaltera.transactionannouncement.com>
- [10] Sean Settle: "High-performance Dynamic Programming on FPGAs with OpenCL". In: IEEE High Performance Extreme Computing Conference. 2013.
- [11] Xilinx Inc. "SDAccel Development Environment". [Online]. Disponible en <http://www.xilinx.com/products/design-tools/software-zone/sdaccel.html>
- [12] Saez, J.C., Pousa, A., Rodríguez-Rodríguez, R., Castro, F., Prieto-Matias, M. "PMCTrack: Delivering performance monitoring counter support to the OS scheduler". The computer journal Volume 60, Issue 1 January 2017.
- [13] Shafer, J.: "I/O virtualization bottlenecks in cloud computing today". In: Proceedings of the 2nd conference on I/O virtualization (VIOV10). USA (2010).
- [14] Xing, Y., Zhan, Y.: "Virtualization and Cloud Computing". In: Proceedings pp.305-312, Springer Link. ISBN 978-3-642-27323-0. (2012). Morgan Kaufmann. 2013.
- [15] Velte, A.T., Velte, T.J., Elsenpeter, R.: "Cloud Computing: A Practical Approach". McGraw Hill Professional. 2009.
- [16] Raspberry Pi. <https://www.raspberrypi.org/>
- [17] Odroid <http://www.hardkernel.com> Accedido 21 de Marzo de 2016.
- [18] Juan Carlos Saez, Adrian Pousa, Daniel Chaver, Fernando Castro, Manuel Prieto Matias: "ACFS: A Completely Fair Scheduler for Asymmetric Single-ISA Multicore Systems". In: ACM SAC 2015 (The 30TH ACM/SIGAPP Symposium on applied computing). 2015.
- [19] "Blocked All-Pairs Shortest Paths Algorithm on Intel Xeon Phi KNL Processor: A Case Study". E. Rucci, A. De Giusti, and M. Naiouf, En: Computer Science – CACIC 2017. Communications in Computer and Information Science, vol 790, ISBN: 978-3-319-75213-6 978-3-319-75214-3, Springer, Cham, págs. 47-57, 2018.
- [20] V. Sanz, A. Pousa, M. Naiouf, and A. De Giusti, "Accelerating Pattern Matching with CPU-GPU Collaborative Computing", Proceedings of the International Conference on Algorithms and Architectures for Parallel Processing (ICA3pp 2018), ISBN: 978-3-030-05051-1, págs. 310-322, doi. [https://doi.org/10.1007/978-3-030-05051-1\\_22](https://doi.org/10.1007/978-3-030-05051-1_22), 2018.
- [21] Rucci E., Garcia C., Botella G., De Giusti A., Naiouf M., Prieto-Matias M. (2018) SWIFOLD: Smith-Waterman Acceleration on Intel's FPGA with OpenCL for Long DNA Sequences. BMC Systems Biology 2018 12(Suppl 5):96. DOI <https://doi.org/10.1186/s12918-018-0614-6>.
- [22] SWIMM 2.0: enhanced Smith-Waterman on Intel's Multicore and Manycore architectures based on AVX-512 vector extensions Enzo Rucci, Carlos García, Guillermo Botella, Armando De Giusti, Marcelo Naiouf and Manuel Prieto-Matías. International Journal of Parallel Programming, Springer US, 2018. DOI: <https://doi.org/10.1007/s10766-018-0585-7>
- [23] A. Pousa, V. Sanz, M. Naiouf, A. De Giusti. "Rendimiento del algoritmo AES sobre arquitecturas de memoria compartida", Actas del XXIV Congreso Argentino de Ciencias de la Computación (CACIC 2018). *En prensa*, octubre de 2018.
- [24] E. Montes de Oca, L. De Giusti, A. De Giusti, M. Naiouf. "Análisis de consumo energético en Cluster de GPU y MultiGPU en un problema de Alta Demanda Computacional.", Actas del XXIV Congreso Argentino de Ciencias de la Computación (CACIC 2018). *En prensa*, octubre de 2018.
- [25] M. Pi Puig, L. C. De Giusti, M. Naiouf, and A. E. De Giusti. "Are GPUs non-green devices?" Journal of computer science and technology (ISSN 1666-6038), vol. 18, num. 02, págs. 153-159, doi. 10.24215/16666038.18.e17, 2018.
- [26] F. G. Tinetti, M. Pérez, A. Fraidenraich, and A. Altenberg, Proceedings of the International Conference on Parallel and Distributed Processing 2018 (PDPTA), ISBN: 978-1-60132-487-0, 2018.
- [27] J. M. Paniego, S. Gallo, M. P. Puig, F. Chichizola, L. D. Giusti, and J. Balladini. "Analysis of RAPL Energy Prediction Accuracy in a Matrix Multiplication Application on Shared Memory". En: Computer Science – CACIC 2017. Communications in Computer and Information Science, vol 790, ISBN: 978-3-319-75213-6 978-3-319-75214-3, Springer, Cham, págs. 37-46, enero de 2018.
- [28] J. M. Paniego, L. Libutti, M. Pi Puig, F. Chichizola, L. De Giusti, M. Naiouf, A. De Giusti. "Modelado estadístico de potencia usando contadores de rendimiento sobre Raspberry Pi". Actas del XXIV Congreso Argentino de Ciencias de la Computación (CACIC 2018). *En prensa*, octubre de 2018.
- [29] S. Rodríguez Eguren, F. Chichizola, E. Rucci. "Análisis del Uso de un Cluster de Raspberry Pi para Cómputo de Alto Rendimiento", Actas del XXIV Congreso Argentino de Ciencias de la Computación (CACIC 2018). *En prensa*, octubre de 2018.
- [30] D. M. Montezanti, A. E. De Giusti, M. Naiouf, J. Villamayor, D. Rexachs del Rosario, and E. Luque. "A Methodology for Soft Errors Detection and Automatic Recovery". Proceedings of the 2017 International Conference on High Performance Computing Simulation (HPCS2017), págs. 434-441. 2017.
- [31] M. Morán, J. Balladini, D. Rexachs, E. Luque. "Factores que afectan el consumo energético de operaciones de checkpoint y restart en clusters", Actas del XXIV Congreso Argentino de Ciencias de la

Computación (CACIC 2018). *En prensa*, octubre de 2018.

[32] M. Costanzo, M. Boggia, I. Rodríguez, and De Giusti Armando, “CLOUD ROBOTICS: Vehículo autónomo conectado a AWS” Actas de las VI Jornadas de Cloud Computing & Big Data (JCC&BD 2018), ISBN: 978-950-34-1659-4, págs. 14-22, 2018.

[33] M. Costanzo, M. Boggia, I. Rodríguez, A. De Giusti. “CLOUD ROBOTICS: Navegación de un vehículo autónomo en un entorno con obstáculos”.

Actas del XXIV Congreso Argentino de Ciencias de la Computación (CACIC 2018). *En prensa*, octubre de 2018.

[34] P. Pessolani, F. G. Tinetti, T. Cortés, and S. Gonnet, Proceedings of the Ninth International Conference on Cloud Computing, GRIDs, and Virtualization (CLOUD COMPUTING 2018), págs. 1-11, 2018. pp.85-88. 2013. Accedido 21 de Marzo de 2016.