

ARBRE JERÀRQUIC I GRÀFIC DE TESIS DOCTORALS DIRIGIDES PEL PROFESSOR EDUARD AYGUADÉ PARRA¹

Ayguadé Parra, Eduard. Paralelización automática de recurrencias en programas secuenciales numéricos. 1989.
<http://hdl.handle.net/2117/385260>

1 MACIÀ SORROSAL, SANDRA	TOWARDS A DOMAIN SPECIFIC LANGUAGE FOR COMPUTATIONAL FLUID DYNAMICS IN HPC. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022	AYGUADÉ PARRA, EDUARD; BELTRAN QUEROL, VICENÇ
2 MAROÑAS BRAVO, MARCOS	ON THE DESIGN AND DEVELOPMENT OF PROGRAMMING MODELS FOR EXASCALE SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2021. HTTP://HDL.HANDLE.NET/2117/346655	AYGUADÉ PARRA, EDUARD; BELTRAN QUEROL, VICENÇ
3 MARRÓN VIDA, DIEGO	IMPROVING DECISION TREE AND NEURAL NETWORK LEARNING FOR EVOLVING DATA-STREAMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/10803/668371	AYGUADÉ PARRA, EDUARD; BIFET FIGUEROL, ALBERT CARLES
4 ZHUANG, SICONG	COMMUNICATION REDUCTION TECHNIQUES IN NUMERICAL METHODS AND DEEP NEURAL NETWORKS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/173617	AYGUADÉ PARRA, EDUARD; CASAS GUIX, MARC

¹ La informació d'aquest informe prové de diferents extraccions realitzades a les bases de dades *FUTUR*. *Portal de la Producció Científica de les Investigadores i Investigadors de la UPC* < <https://futur.upc.edu> > i *TESEO* < <https://www.educacion.gob.es/teseo/> > i proporcionada per la consulta finalitzada del dia 17 de març de 2023.

L'estructura de cada citació és la següent: AUTOR - TÍTOL DE LA TESI DOCTORAL - UNIVERSITAT ON S'HA LLEGIT LA TESI DOCTORAL. ANY DE LECTURA. URL DEL TEXT COMPLET DE LA TESI DOCTORAL (si ha estat publicada en accés obert) – DIRECTORS DE LA TESI DOCTORAL

5	PÉREZ VALDEZ, VICTOR HUGO	CROWD SIMULATION AND VISUALIZATION. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/170445	AYGUADE PARRA, EDUARD; RUDOMIN GOLDBERG, ISAAC JUAN
6	OZEN, GÜRAY	COMPILER AND RUNTIME BASED PARALLELIZATION & OPTIMIZATION FOR GPUS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2018. HTTP://HDL.HANDLE.NET/2117/125844	AYGUADE PARRA, EDUARD; LABARTA MANCHO, JESUS JOSE
7	AWAN, AHSAN JAVED	PERFORMANCE CHARACTERIZATION AND OPTIMIZATION OF IN-MEMORY DATA ANALYTICS ON A SCALE-UP SERVER. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2017. HTTP://HDL.HANDLE.NET/2117/114440	AYGUADE PARRA, EDUARD; BRORSSON, MATS; VLASSOV, VLADIMIR
8	GARCIA FLORES, VICTOR	MEMORY HIERARCHIES FOR FUTURE HPC ARCHITECTURES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2017. HTTP://HDL.HANDLE.NET/2117/113684	AYGUADE PARRA, EDUARD; PEÑA MONFERRER, ANTONIO JOSÉ
9	TANASIC, IVAN	TOWARDS MULTIPROGRAMMED GPUS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2017. HTTP://HDL.HANDLE.NET/2117/107939	AYGUADE PARRA, EDUARD; NAVARRO MAS, NACHO; GELADO FERNANDEZ, ISAAC
10	DICKOV, BRANIMIR	MPI LAYER TECHNIQUES TO IMPROVE NETWORK ENERGY EFFICIENCY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015. HTTP://HDL.HANDLE.NET/2117/96017	AYGUADE PARRA, EDUARD; CARPENTER, PAUL MATTHEW; PERICÀS GLEIM, MIQUEL
11	PLANAS CARBONELL, JUDIT	PROGRAMMING MODELS AND SCHEDULING TECHNIQUES FOR HETEROGENEOUS ARCHITECTURES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015. HTTP://HDL.HANDLE.NET/2117/95988	AYGUADE PARRA, EDUARD; BADIA SALA, ROSA MARIA
12	GAYATRI, RAHULKUMAR	INCREASING PARALLELISM THROUGH SPECULATION IN A TASK-BASED PROGRAMMING MODEL. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015	AYGUADE PARRA, EDUARD; BADIA SALA, ROSA MARIA
13	ELANGOVAN, VINOTH KRISHNAN	OMPSS-OPENCL PROGRAMMING MODEL FOR HETEROGENEOUS SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015	AYGUADE PARRA, EDUARD; BADIA SALA, ROSA MARIA
14	HUSSAIN, TASSADAQ	A NOVEL ACCESS PATTERN-BASED MULTI-CORE MEMORY ARCHITECTURE. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. HTTP://HDL.HANDLE.NET/2117/95566	AYGUADE PARRA, EDUARD; PALOMAR PÉREZ, ÓSCAR

15	GAJINOV, VLADIMIR	ATOMIC DATAFLOW MODEL. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. HTTP://HDL.HANDLE.NET/2117/95538	AYGUADE PARRA, EDUARD; UNSAI GARCÍA, OSMAN; CRISTAL KESTELMAN, ADRIÁN
16	SUBOTIC, VLADIMIR	EVALUATING TECHNIQUES FOR PARALLELIZATION TUNING IN MPI, OMPSS AND MPI/OMPSS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2013. HTTP://HDL.HANDLE.NET/2117/95108	AYGUADE PARRA, EDUARD; LABARTA MANCHO, JESÚS JOSÉ; VALERO CORTÉS, MATEO
17	VUJIC, NIKOLA	SOFTWARE CACHING TECHNIQUES AND HARDWARE OPTIMIZATIONS FOR ON-CHIP LOCAL MEMORIES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2012. HTTP://HDL.HANDLE.NET/2117/94621	AYGUADE PARRA, EDUARD; GONZÁLEZ TALLADA, MARC
18	SHAFIQ, MUHAMMAD	ARCHITECTURAL EXPLORATIONS FOR STREAMING ACCELERATORS WITH CUSTOMIZED MEMORY LAYOUTS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2012. HTTP://HDL.HANDLE.NET/2117/94639	AYGUADE PARRA, EDUARD; PERICÀS GLEIM, MIQUEL; NAVARRO MAS, NACHO
19	CARPENTER, PAUL	RUNNING STREAM-LIKE PROGRAMS ON HETEROGENEOUS MULTI-CORE SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2011. HTTP://HDL.HANDLE.NET/2117/94642	AYGUADE PARRA, EDUARD; RAMÍREZ BELLIDO, ALEJANDRO
19.1	AGUILAR MENA, JIMMY	METHODOLOGY FOR MALLEABLE APPLICATIONS ON DISTRIBUTED MEMORY SYSTEMS . UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022. HTTP://HDL.HANDLE.NET/2117/380814	CARPENTER, PAUL
19.2	GARRIDO PLATERO, LUIS ANGEL	VIRTUALIZATION TECHNIQUES FOR MEMORY RESOURCE EXPLOITATION. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/183884	CARPENTER, PAUL; BADIA SALA, ROSA MARIA
19.3	FISCHER E SILVA, RENAN	E-EON: ENERGY-EFFICIENT AND OPTIMIZED NETWORKS FOR HADOOP. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2018. HTTP://HDL.HANDLE.NET/2117/118779	CARPENTER, PAUL
19.4	SARAVANAN, KARTHIKEYAN PALAVEDU	PERFORMANCE-AWARE ENERGY OPTIMIZATIONS IN NETWORKS FOR HPC. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2016. HTTP://HDL.HANDLE.NET/2117/106285	CARPENTER, PAUL; RAMIREZ BELLIDO, ALEJANDRO
19.5	DICKOV, BRANIMIR	MPI LAYER TECHNIQUES TO IMPROVE NETWORK ENERGY EFFICIENCY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015. HTTP://HDL.HANDLE.NET/2117/96017	CARPENTER, PAUL; AYGUADE PARRA, EDUARD; PERICAS GLEIM, MIQUEL

- DURAN GONZÁLEZ,
 20 ALEJANDRO
- SELF-TUNED PARALLEL RUNTIMES: A CASE OF STUDY FOR OPENMP.
 UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2008.
[HTTP://HDL.HANDLE.NET/2117/93340](http://hdl.handle.net/2117/93340)
- AYGUADE PARRA, EDUARD;
 CORBALÁN GONZÁLEZ, JULITA
- CABALLERO DE GEA,
 20.1 DIEGO LUIS
- SIMD@OPENMP: A PROGRAMMING MODEL APPROACH TO LEVERAGE SIMD
 FEATURES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015.
[HTTP://HDL.HANDLE.NET/2117/96011](http://hdl.handle.net/2117/96011)
- DURAN GONZÁLEZ,
 ALEJANDRO; MARTORELL
 BOFILL, XAVIER
- 21 BELTRAN QUEROL, VICENÇ
- IMPROVING WEB SERVER EFFICIENCY ON COMMODITY HARDWARE.
 UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2008.
[HTTP://HDL.HANDLE.NET/2117/93338](http://hdl.handle.net/2117/93338)
- AYGUADE PARRA, EDUARD;
 TORRES VIÑALS, JORDI
- MACIÀ SORROSAL,
 21.1 SANDRA
- TOWARDS A DOMAIN SPECIFIC LANGUAGE FOR COMPUTATIONAL FLUID
 DYNAMICS IN HPC. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022
- BELTRAN QUEROL, VICENÇ;
 AYGUADE PARRA, EDUARD
- MAROÑAS BRAVO,
 21.2 MARCOS
- ON THE DESIGN AND DEVELOPMENT OF PROGRAMMING MODELS FOR
 EXASCALE SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2021.
[HTTP://HDL.HANDLE.NET/2117/346655](http://hdl.handle.net/2117/346655)
- BELTRAN QUEROL, VICENÇ;
 AYGUADE PARRA, EDUARD
- 22 CARRERA PEREZ, DAVID
- ADAPTIVE EXECUTION ENVIRONMENTS FOR APPLICATION SERVERS.
 UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2008.
[HTTP://HDL.HANDLE.NET/2117/93343](http://hdl.handle.net/2117/93343)
- AYGUADE PARRA, EDUARD;
 TORRES VIÑALS, JORDI
- 22.1 CALL BARREIRO, AARON
- LEVERAGING DISAGGREGATED ACCELERATORS AND NON-VOLATILE MEMORIES
 TO IMPROVE THE EFFICIENCY OF MODERN DATACENTERS. UNIVERSITAT
 POLITÈCNICA DE CATALUNYA. 2022. [HTTP://HDL.HANDLE.NET/2117/380809](http://hdl.handle.net/2117/380809)
- CARRERA PEREZ, DAVID; POLO
 BARDÉS, JORDA
- 22.2 RIVAS BARRAGAN,
 DANIEL
- OPTIMIZING EDGE CLOUD DEPLOYMENTS FOR VIDEO ANALYTICS . UNIVERSITAT
 POLITÈCNICA DE CATALUNYA. 2022
- CARRERA PEREZ, DAVID; GUIM
 BERNAT, FRANCESC
- 22.3 GUTIÉRREZ TORRE,
 ALBERTO
- DISTRIBUTED CLOUD-EDGE ANALYTICS AND MACHINE LEARNING FOR
 TRANSPORTATION EMISSIONS ESTIMATION. UNIVERSITAT POLITÈCNICA DE
 CATALUNYA. 2022. [HTTP://HDL.HANDLE.NET/2117/380817](http://hdl.handle.net/2117/380817)
- CARRERA PEREZ, DAVID;
 BERRAL GARCIA, JOSEP LLUIS
- 22.4 BUCHACA PRATS, DAVID
- LEARNING WORKLOAD BEHAVIOUR MODELS FROM MONITORED TIME-SERIES
 FOR RESOURCE ESTIMATION TOWARDS DATA CENTER OPTIMIZATION.
 UNIVERSITAT POLITÈCNICA DE CATALUNYA.
 2021. [HTTP://HDL.HANDLE.NET/2117/344364](http://hdl.handle.net/2117/344364)
- CARRERA PEREZ, DAVID;
 BERRAL GARCIA, JOSEP LLUIS

22.5	BAIG, SHUJA-UR-REHMAN	DATA CENTER'S TELEMETRY REDUCTION AND PREDICTION THROUGH MODELING TECHNIQUES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/10803/668240	CARRERA PEREZ, DAVID; BERRAL GARCÍA, JOSEP LLUÍS
22.6	CADENELLI, NICOLA	HARDWARE/SOFTWARE CO-DESIGN FOR DATA-INTENSIVE GENOMICS WORKLOADS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/175258	CARRERA PEREZ, DAVID; POLO BARDÉS, JORDÀ
22.7	VILLALBA NAVARRO, ÁLVARO	SCALABLE PROCESSING OF AGGREGATE FUNCTIONS FOR DATA STREAMS IN RESOURCE-CONSTRAINED ENVIRONMENTS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/168568	CARRERA PEREZ, DAVID
22.8	CARNEIRO DO AMARAL, MARCELO	IMPROVING RESOURCE EFFICIENCY IN VIRTUALIZED DATACENTERS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/132778	CARRERA PEREZ, DAVID; POLO BARDÉS, JORDÀ
22.9	PEREZ RICO, JUAN LUIS	ORCHESTRATION OF DISTRIBUTED INGESTION AND PROCESSING OF IOT DATA FOR FOG PLATFORMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2018. HTTP://HDL.HANDLE.NET/2117/125503	CARRERA PEREZ, DAVID
22.10	ZASADZINSKI, MICHAL	MODEL DRIVEN ROOT CAUSE ANALYSIS AND RELIABILITY ENHANCEMENT FOR LARGE DISTRIBUTED COMPUTING SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2018. HTTP://HDL.HANDLE.NET/2117/123526	CARRERA PEREZ, DAVID; MUNTÉS MULERO, VICTOR
22.11	POLO BARDÉS, JORDÀ	MULTI-CONSTRAINT SCHEDULING OF MAPREDUCE WORKLOADS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. HTTP://HDL.HANDLE.NET/2117/95387	CARRERA PEREZ, DAVID; BECERRA FONTAL, YOLANDA
22.11.1	CALL BARREIRO, AARON	LEVERAGING DISAGGREGATED ACCELERATORS AND NON-VOLATILE MEMORIES TO IMPROVE THE EFFICIENCY OF MODERN DATACENTERS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022. HTTP://HDL.HANDLE.NET/2117/380809	POLO BARDÉS, JORDÀ; CARRERA PEREZ, DAVID
22.11.2	CARNEIRO DO AMARAL, MARCELO	IMPROVING RESOURCE EFFICIENCY IN VIRTUALIZED DATACENTERS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/132778	POLO BARDÉS, JORDÀ; CARRERA PÉREZ, DAVID
22.11.3	CADENELLI, NICOLA	HARDWARE/SOFTWARE CO-DESIGN FOR DATA-INTENSIVE GENOMICS WORKLOADS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/175258	POLO BARDÉS, JORDÀ; CARRERA PÉREZ, DAVID

22.12	POGGI MASTROKALO, NICOLAS	AUGURES, PROFIT-AWARE WEB INFRASTRUCTURE MANAGEMENT. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. HTTP://HDL.HANDLE.NET/2117/95293	CARRERA PEREZ, DAVID
23	GUITART FERNÁNDEZ, JORDI	PERFORMANCE IMPROVEMENT OF MULTITHREADED JAVA APPLICATIONS EXECUTION ON MULTIPROCESSOR SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2005. HTTP://HDL.HANDLE.NET/2117/93304	AYGUADE PARRA, EDUARD; TORRES VIÑALS, JORDI
23.1	MACIAS LLORET, MARIO	BUSINESS-DRIVEN RESOURCE ALLOCATION AND MANAGEMENT FOR DATA CENTRES IN CLOUD COMPUTING MARKETS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. HTTP://HDL.HANDLE.NET/2117/95288	GUITART FERNÁNDEZ, JORDI
23.2	GOIRI PRESA, IÑIGO	MULTIFACETED RESOURCE MANAGEMENT ON VIRTUALIZED PROVIDERS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2011. HTTP://HDL.HANDLE.NET/2117/94563	GUITART FERNÁNDEZ, JORDI; TORRES VIÑALS, JORDI
23.2.1	GÓMEZ GOIRI, AITOR	SEMANTIC TUPLE SPACES FOR CONSTRAINED DEVICES: A WEB-COMPLIANT VISION. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014	GOIRI PRESA, IÑIGO
24	GONZALEZ TALLADA, MARC	EXPLOTACIÓ DE PARALLELISME MULTINIVELL EN SISTEMES MULTIPROCESSADOR I MEMÒRIA COMPARTIDA. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2003	AYGUADE PARRA, EDUARD; MARTORELL BOFILL, XAVIER
24.1	BERTRAN MONFORT, RAMON	ENERGY CHARACTERIZATION METHODOLOGIES FOR CMP/SMT PROCESSOR SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014	GONZALEZ TALLADA, MARC; NAVARRO MAS, NACHO
24.2	VUJIC, NIKOLA	SOFTWARE CACHING TECHNIQUES AND HARDWARE OPTIMIZATIONS FOR ON-CHIP LOCAL MEMORIES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2012. HTTP://HDL.HANDLE.NET/2117/94621	GONZALEZ TALLADA, MARC; AYGUADÉ PARRA, EDUARD
25	ORTEGA FERNANDEZ, DANIEL	MEMORY INSTRUCTION BYPASSING. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2003	AYGUADE PARRA, EDUARD; VALERO CORTÉS, MATEO
26	ZALAMEA LEON, FRANCISCO JAVIER	ORGANIZATION AND COMPILER MANAGEMENT OF REGISTER FILES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2002	AYGUADE PARRA, EDUARD; LLOSA ESPUNY, JOSEP
27	GARCIA ALMIÑANA, JORDI	AUTOMATIC DATA DISTRIBUTION FOR MASSIVELY PARALLEL PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 1997. HTTP://HDL.HANDLE.NET/2117/93296	AYGUADE PARRA, EDUARD

27.1	SENGUPTA, SOUVIK	ADAPTIVE LEARNING-BASED RESOURCE MANAGEMENT STRATEGY IN FOG-TO-CLOUD. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2020. HTTP://HDL.HANDLE.NET/2117/330737	GARCIA ALMIÑANA, JORDI; MASIP BRUIN, JAVIER
27.2	SINAEPOURFARD, AMIR	HIERARCHICAL DISTRIBUTED FOG-TO-CLOUD DATA MANAGEMENT IN SMART CITIES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2017. HTTP://HDL.HANDLE.NET/2117/114435	GARCIA ALMIÑANA, JORDI; MASIP BRUIN, XAVIER
27.3	BECERRA FONTAL, YOLANDA	MEJORA DEL RENDIMIENTO DE LAS APLICACIONES JAVA USANDO COOPERACIÓN ENTRE EL SISTEMA OPERATIVO Y LA MÁQUINA VIRTUAL DE JAVA. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2006. HTTP://HDL.HANDLE.NET/2117/93307	GARCIA ALMIÑANA, JORDI; NAVARRO, NACHO; CORTES ROSSELLO, ANTONIO
27.3.1	GARCIA CALATRAVA, CARLOS	A HIGHLY EFFICIENT TIME-SERIES DATABASE APPROACH FOR MONITORING INFRASTRUCTURES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022	BECERRA FONTAL, YOLANDA; CUCCHIETTI TABANIK, FERNANDO MARTÍN
27.3.2	CUGNASCO, CESARE	A FRAMEWORK FOR MULTIDIMENSIONAL INDEXES ON DISTRIBUTED AND HIGHLY-AVAILABLE DATA STORES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/131429	BECERRA FONTAL, YOLANDA; TORRES VIÑALS, JORDI
27.3.3	POLO BARDÉS, JORDÀ	MULTI-CONSTRAINT SCHEDULING OF MAPREDUCE WORKLOADS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. HTTP://HDL.HANDLE.NET/2117/95387	BECERRA FONTAL, YOLANDA; CARRERA PEREZ, DAVID
28	LLOSA ESPUNY, JOSE FRANCISCO	REDUCING THE IMPACT OF REGISTER PRESSURE ON SOFTWARE PIPELINED LOOPS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 1996	AYGUADE PARRA, EDUARD; VALERO CORTES, MATEO
28.1	GUPTA, MANOJ	IMPROVING MULTITHREADING PERFORMANCE FOR CLUSTERED VLIW ARCHITECTURES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2013. HTTP://HDL.HANDLE.NET/2117/95098	LLOSA ESPUNY, JOSE FRANCISCO; SÁNCHEZ CARRACEDO, FERMÍN
28.2	CRISTAL KESTELMAN, ADRIAN	KILO INSTRUCTION PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2006	LLOSA ESPUNY, JOSE FRANCISCO; VALERO CORTÉS, MATEO
28.2.1	RAMÍREZ LAZO, CRISTÓBAL	ADAPTABLE REGISTER FILE ORGANIZATION FOR VECTOR PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022. HTTP://HDL.HANDLE.NET/2117/367338	CRISTAL KESTELMAN, ADRIAN; RAMÍREZ SALINAS, MARCO ANTONIO

28.2.2	MALAZGIRT, GORKER ALP	ADVANCED ANALYTICS THROUGH FPGA BASED QUERY PROCESSING AND DEEP REINFORCEMENT LEARNING. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/129265	CRISTAL KESTELMAN, ADRIAN
28.2.3	SALAMI, BEHZAD	AGGRESSIVE UNDERVOLTING OF FPGAS: POWER & RELIABILITY TRADE-OFFS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2018. HTTP://HDL.HANDLE.NET/2117/125840	CRISTAL KESTELMAN, ADRIAN; UNSAI GARCÍA, OSMAN
28.2.4	NEMIROVSKY, DANIEL ALEXANDER	IMPROVING HETEROGENEOUS SYSTEM EFFICIENCY : ARCHITECTURE, SCHEDULING, AND MACHINE LEARNING. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2017. HTTP://HDL.HANDLE.NET/2117/114007	CRISTAL KESTELMAN, ADRIAN; VALERO CORTÉS, MATEO
28.2.5	RATKOVIĆ, IVAN	ON THE DESIGN OF POWER- AND ENERGY-EFFICIENT FUNCTIONAL UNITS FOR VECTOR PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2016. HTTP://HDL.HANDLE.NET/2117/106493	CRISTAL KESTELMAN, ADRIAN; VALERO CORTÉS, MATEO
28.2.6	KARAKOSTAS, VASILEIOS	IMPROVING THE PERFORMANCE AND ENERGY-EFFICIENCY OF VIRTUAL MEMORY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2016. HTTP://HDL.HANDLE.NET/2117/96333	CRISTAL KESTELMAN, ADRIAN; NEMIROVSKY, MARIO; ÜNSAL, OSMAN
28.2.7	ARCAS ABELLA, ORIOI	MULTICORE ARCHITECTURE PROTOTYPING ON RECONFIGURABLE DEVICES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2016. HTTP://HDL.HANDLE.NET/2117/96324	CRISTAL KESTELMAN, ADRIAN; ÜNSAL, OSMAN; SONMEZ, NEHIR
28.2.8	SEYEDI, AZAMOLSADAT	CIRCUIT DESIGNS FOR INCREASING RELIABILITY AND REDUCING ENERGY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2016. HTTP://HDL.HANDLE.NET/2117/96283	CRISTAL KESTELMAN, ADRIAN; UNSAI GARCÍA, OSMAN
28.2.9	NOWACK, VESNA	EXTENDING THE APPLICABILITY OF DETERMINISTIC MULTITHREADING. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2016. HTTP://HDL.HANDLE.NET/2117/96209	CRISTAL KESTELMAN, ADRIAN; UNSAI GARCÍA, OSMAN; VALERO CORTÉS, MATEO
28.2.10	MARKOVIC, NIKOLA	HARDWARE THREAD SCHEDULING ALGORITHMS FOR SINGLE-ISA ASYMMETRIC CMPS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015. HTTP://HDL.HANDLE.NET/2117/96039	CRISTAL KESTELMAN, ADRIAN; UNSAI GARCÍA, OSMAN; VALERO CORTÉS, MATEO

- 28.2.11 YALCIN, GULAY DESIGNS FOR INCREASING RELIABILITY WHILE REDUCING ENERGY AND INCREASING LIFETIME. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. [HTTP://HDL.HANDLE.NET/2117/95586](http://hdl.handle.net/2117/95586) CRISTAL KESTELMAN, ADRIAN; UNSAL GARCÍA, OSMAN
- 28.2.12 GAJINOV, VLADIMIR ATOMIC DATAFLOW MODEL. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. [HTTP://HDL.HANDLE.NET/2117/95538](http://hdl.handle.net/2117/95538) CRISTAL KESTELMAN, ADRIAN; AYGUADÉ PARRA, EDUARD; UNSAL GARCÍA, OSMAN
- 28.2.13 ARMEJACH SANOSA, ADRIÀ TECHNIQUES TO IMPROVE CONCURRENCY IN HARDWARE TRANSACTIONAL MEMORY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2013. [HTTP://HDL.HANDLE.NET/2117/95386](http://hdl.handle.net/2117/95386) CRISTAL KESTELMAN, ADRIAN; UNSAL GARCÍA, OSMAN
- 28.2.13.1 BARREDO FERREIRA, ADRIÁN NOVEL TECHNIQUES TO IMPROVE THE PERFORMANCE AND THE ENERGY OF VECTOR ARCHITECTURES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2021. [HTTP://HDL.HANDLE.NET/2117/351088](http://hdl.handle.net/2117/351088) ARMEJACH SANOSA, ADRIÀ; MORETO PLANAS, MIQUEL
- 28.2.14 STIPIC, SRDAN TECHNIQUES FOR IMPROVING THE PERFORMANCE OF SOFTWARE TRANSACTIONAL MEMORY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2014. [HTTP://HDL.HANDLE.NET/2117/95388](http://hdl.handle.net/2117/95388) CRISTAL KESTELMAN, ADRIAN; VALERO CORTÉS, MATEO; UNSAL GARCÍA, OSMAN
- 28.2.15 KESTOR, GOKCEN ENHANCING THE EFFICIENCY AND PRACTICALITY OF SOFTWARE TRANSACTIONAL MEMORY ON MASSIVELY MULTITHREADED SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2013. [HTTP://HDL.HANDLE.NET/2117/94913](http://hdl.handle.net/2117/94913) CRISTAL KESTELMAN, ADRIAN; UNSAL GARCÍA, OSMAN
- 28.2.15.1 MUTLU, BURCU AN EXTENSIVE STUDY ON ITERATIVE SOLVER RESILIENCE: CHARACTERIZATION, DETECTION AND PREDICTION. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. [HTTP://HDL.HANDLE.NET/2117/183235](http://hdl.handle.net/2117/183235) KESTOR, GOKCEN; UNSAL, OSMAN SABRI
- 28.2.16 GONZÁLEZ MARTIN, ISIDRO THE MULTI-STATE PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2012 CRISTAL KESTELMAN, ADRIAN; VALERO CORTÉS, MATEO
- 28.2.17 SÖNMEZ, NEHIR A MULTICORE EMULATOR WITH A PROFILING INFRASTRUCTURE FOR TRANSACTIONAL MEMORY ON FPGA. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2012. [HTTP://HDL.HANDLE.NET/2117/104207](http://hdl.handle.net/2117/104207) CRISTAL KESTELMAN, ADRIAN; UNSAL GARCÍA, OSMAN
- 28.2.17.1 ARCAS ABELLA, ORIOL MULTICORE ARCHITECTURE PROTOTYPING ON RECONFIGURABLE DEVICES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2016. [HTTP://HDL.HANDLE.NET/2117/96324](http://hdl.handle.net/2117/96324) SÖNMEZ, NEHIR; CRISTAL KESTELMAN,

			ADRIAN; UNSAL, OSMAN SABRI
28.2.18	TOMIĆ, SASA	TOWARDS LIGHTWEIGHT AND HIGH-PERFORMANCE HARDWARE TRANSACTIONAL MEMORY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2012. HTTP://HDL.HANDLE.NET/2117/94989	CRISTAL KESTELMAN, ADRIAN; UNSAI GARCÍA, OSMAN
28.2.19	ZYULKYAROV, FERAD HASANOV	PROGRAMMING, DEBUGGING, PROFILING AND OPTIMIZING TRANSACTIONAL MEMORY PROGRAMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2011. HTTP://HDL.HANDLE.NET/2117/94452	CRISTAL KESTELMAN, ADRIAN; UNSAI GARCÍA, OSMAN; VALERO CORTES, MATEO
28.2.20	GONZÁLEZ GARCÍA, RUBÉN	CONTENT AWARE ARCHITECTURES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2009	CRISTAL KESTELMAN, ADRIAN; VEIDENBAUM, ALEXANDER V.
28.2.21	PERICÀS GLEIM, MIQUEL	AFFORDABLE KILO-INSTRUCTION PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2008. HTTP://HDL.HANDLE.NET/2117/93339	CRISTAL KESTELMAN, ADRIAN; VALERO CORTES, MATEO
28.2.21.1	DICKOV, BRANIMIR	MPI LAYER TECHNIQUES TO IMPROVE NETWORK ENERGY EFFICIENCY. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2015. HTTP://HDL.HANDLE.NET/2117/96017	PERICÀS GLEIM, MIQUEL; AYGUADÉ PARRA, EDUARD; CARPENTER, PAUL MATTHEW
28.2.21.2	SHAFIQ, MUHAMMAD	ARCHITECTURAL EXPLORATIONS FOR STREAMING ACCELERATORS WITH CUSTOMIZED MEMORY LAYOUTS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2012. HTTP://HDL.HANDLE.NET/2117/94639	PERICÀS GLEIM, MIQUEL; AYGUADÉ PARRA, EDUARD; NAVARRO MAS, NACHO
28.2.22	RAMÍREZ SALINAS, MARCO ANTONIO	LOW POWER INSTRUCTIONS ISSUE QUEUE DESIGN FOR OUT OF ORDER PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2007	CRISTAL KESTELMAN, ADRIAN; VILLA VARGAS, LUIS ALFONSO; VALERO CORTES, MATEO
28.2.22.1	RAMÍREZ LAZO, CRISTÓBAL	ADAPTABLE REGISTER FILE ORGANIZATION FOR VECTOR PROCESSORS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022	RAMÍREZ SALINAS, MARCO ANTONIO; CRISTAL KESTELMAN, ADRIAN

28.3	ZALAMEA LEON, FRANCISCO JAVIER	ORGANIZATION AND COMPILER MANAGEMENT OF REGISTER FILES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2002	LLOSA ESPUNY, JOSE FRANCISCO; AYGUADÉ PARRA, EDUARD
28.4	LOPEZ ALVAREZ, DAVID	RECURSOS ANCHOS: UNA TÉCNICA DE BAJO COSTE PARA EXPLOTAR PARALELISMO AGRESIVO EN CÓDIGOS NUMÉRICOS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 1998. HTTP://HDL.HANDLE.NET/2117/93312	LLOSA ESPUNY, JOSE FRANCISCO; VALERO CORTÉS, MATEO
29	PEIRON GUARDIA, MONTSERRAT	OPTIMITZACIÓ DEL RENDIMENT DEL SISTEMA DE MEMÒRIA EN MULTIPROCESSADORS VECTORIALS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 1996	AYGUADE PARRA, EDUARD; VALERO CORTES, MATEO
30	TORRES VIÑALS, JORDI	EXTRACCIÓN AUTOMÁTICA DE PARALELISMOS EN PROGRAMAS SECUENCIALES NUMÉRICOS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 1993	AYGUADE PARRA, EDUARD;
30.1	CARDOSO DUARTE, AMANDA	DATA AND METHODS FOR A VISUAL UNDERSTANDING OF SIGN LANGUAGES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022. HTTP://HDL.HANDLE.NET/2117/370231	TORRES VIÑALS, JORDI; GIRO NIETO, XAVIER
30.2	BELLVER BUENO, MÍRIAM	IMAGE AND VIDEO OBJECT SEGMENTATION IN LOW SUPERVISION SCENARIOS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2021. HTTP://HDL.HANDLE.NET/2117/347912	TORRES VIÑALS, JORDI; GIRÓ I NIETO, XAVIER
30.3	CAMPOS CAMÚÑEZ, VÍCTOR	DEEP LEARNING THAT SCALES: LEVERAGING COMPUTE AND DATA. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2020. HTTP://HDL.HANDLE.NET/2117/335426	TORRES VIÑALS, JORDI; GIRÓ I NIETO, XAVIER
30.4	CAPDEVILA PUJOL, JOAN	EXPLORING THE TOPICAL STRUCTURE OF SHORT TEXT THROUGH PROBABILITY MODELS: FROM TASKS TO FUNDAMENTALS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/183238	TORRES VIÑALS, JORDI; CERQUIDES BUENO, JESÚS
30.5	CUGNASCO, CESARE	A FRAMEWORK FOR MULTIDIMENSIONAL INDEXES ON DISTRIBUTED AND HIGHLY-AVAILABLE DATA STORES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/2117/131429	TORRES VIÑALS, JORDI; BECERRA FONTAL, YOLANDA
30.6	BERRAL GARCÍA, JOSEP LLUÍS	IMPROVED SELF-MANAGEMENT OF DATACENTER SYSTEMS APPLYING MACHINE LEARNING. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2013. HTTP://HDL.HANDLE.NET/2117/95205	TORRES VIÑALS, JORDI; GAVALDÀ MESTRE, RICARD

30.6.1	BAIG, SHUJA-UR-REHMAN	DATA CENTER'S TELEMETRY REDUCTION AND PREDICTION THROUGH MODELING TECHNIQUES. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2019. HTTP://HDL.HANDLE.NET/10803/668240	BERRAL GARCÍA, JOSEP LLUÍS; CARRERA PEREZ, DAVID; BECERRA FONTAL, YOLANDA
30.6.2	GUTIERREZ-TORRE, ALBERTO	DISTRIBUTED CLOUD-EDGE ANALYTICS AND MACHINE LEARNING FOR TRANSPORTATION EMISSIONS ESTIMATION. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2022. HTTP://HDL.HANDLE.NET/2117/380817	BERRAL GARCÍA, JOSEP LLUÍS; CARRERA PEREZ, DAVID
30.6.3	BUCHACA PRATS, DAVID	LEARNING WORKLOAD BEHAVIOUR MODELS FROM MONITORED TIME-SERIES FOR RESOURCE ESTIMATION TOWARDS DATA CENTER OPTIMIZATION. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2021. HTTP://HDL.HANDLE.NET/2117/344364	BERRAL GARCÍA, JOSEP LLUÍS; CARRERA PEREZ, DAVID
30.7	GOIRI PRESA, IÑIGO	MULTIFACETED RESOURCE MANAGEMENT ON VIRTUALIZED PROVIDERS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2011. HTTP://HDL.HANDLE.NET/2117/94563	TORRES VIÑALS, JORDI; GUITART FERNANDEZ, JORDI
30.8	ALONSO LÓPEZ, JAVIER	PROACTIVE SOFTWARE REJUVENATION SOLUTION FOR WEB ENVIRONMENTS ON VIRTUALIZED PLATFORMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2011. HTTP://HDL.HANDLE.NET/2117/94446	TORRES VIÑALS, JORDI; GAVALDÀ MESTRE, RICARD
30.9	NOU CASTELL, RAMÓN	APLICACION DE LA SIMULACION EN TIEMPO REAL PARA MEJORAR LA CALIDAD DE SERVICIO DEL MIDDLEWARE. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2008. HTTP://HDL.HANDLE.NET/2117/93336	TORRES VIÑALS, JORDI
30.10	BELTRAN QUEROL, VICENÇ	IMPROVING WEB SERVER EFFICIENCY ON COMMODITY HARDWARE. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2008. HTTP://HDL.HANDLE.NET/2117/93338	TORRES VIÑALS, JORDI; AYGUADÉ PARRA, EDUARD
30.11	CARRERA PÉREZ, DAVID	ADAPTIVE EXECUTION ENVIRONMENTS FOR APPLICATION SERVERS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2008. HTTP://HDL.HANDLE.NET/2117/93343	TORRES VIÑALS, JORDI; AYGUADÉ PARRA, EDUARD
30.12	GUITART FERNÁNDEZ, JORDI	PERFORMANCE IMPROVEMENT OF MULTITHREADED JAVA APPLICATIONS EXECUTION ON MULTIPROCESSOR SYSTEMS. UNIVERSITAT POLITÈCNICA DE CATALUNYA. 2005. HTTP://HDL.HANDLE.NET/2117/93304	TORRES VIÑALS, JORDI; AYGUADÉ PARRA, EDUARD

Eduard Ayguadé i els seus doctorands

El professor Eduard Ayguadé ha dirigit, fins el març de 2023, un total de 30 tesis doctorals, que suposen una ramificació de 111 tesis doctorals comptant amb les dirigides pels investigadors que han tingut a Eduard Ayguadé com a director de tesis. Aquesta gràfica mostra els noms dels doctorands del professor Ayguadé així como la quantitat de tesis doctorals que ha dirigit cadascun d'ells.

