DATOS DEL PROYECTO

Título del Proyecto: Desarrollo de un multiprocesador superescalar in-order en CycleSim

Nombre del estudiante: Jesús Álvarez Hernández

Titulación: Ingeniería Técnica en Informática de Sistemas

Créditos: 22,5

Director/Ponente: Carlos Villavieja Prados Departamento: Arquitectura de Computadores

MIEMBROS DEL TRIBUNAL (nombre y firma)

Presidente: Alejandro Ramírez Bellido

Vocal: Gabriel Alejandro Valiente Feruglio

Secretario: Carlos Villavieja Prados

CALIFICACIÓN

Calificación numérica:

Calificación descriptiva:

Fecha: 29 de enero de 2010