

PERANCANGAN DAN IMPLEMENTASI PROSESOR I/FFT 512 TITIK RADIX-8 PADA FPGA

*(DESIGN AND IMPLEMENTATION I/FFT PROCESSOR 512
POINTS RADIX-8 BASED ON FPGA)*

TUGAS AKHIR

Diajukan sebagai syarat untuk memperoleh gelar
Sarjana Teknik pada program studi Teknik Elektro
Institut Teknologi Telkom

Oleh :

MANOTO J F MANALU

115070064



**INSTITUT TEKNOLOGI
TELKOM**

FAKULTAS ELEKTRO DAN KOMUNIKASI

INSTITUT TEKNOLOGI TELKOM

BANDUNG

2011