

O objetivo do projeto é o desenvolvimento de um ambiente e métodos de teste de microestruturas integradas sobre silício. Para tanto foi empregado como modelo de ensaios um chip de tecnologia CMOS<sup>1, 2</sup> um fabricado pela empresa francesa ES2. O modelo foi projetado pelo grupo de microeletrônica da UFRGS, com software de CAD local. O trabalho realizado, com aplicações de métodos de teste elétrico, sobre as microestruturas do circuito projetado, servirá de base para o desenvolvimento de um ambiente de gerenciamento e aquisição de medidas que está sendo desenvolvido como parte de dissertação de mestrado no CPGCC. Os resultados obtidos envolvem o teste de osciladores elétricos na determinação de atrasos de sinal, através de osciloscópio e micro-ponteiras de manipulação de microestruturas. PROPESP