



**UNIVERSITÀ DI PISA  
FACOLTÀ DI INGEGNERIA**

CORSO DI LAUREA IN INGEGNERIA ELETTRONICA

Anno Accademico 2010/2011

**STUDIO E PROGETTAZIONE  
DI UN ACCELERATORE HARDWARE  
PER IL MONITORAGGIO REAL-TIME  
DI TRAFFICO RTP  
PER APPLICAZIONI VOIP**

Candidata:

**Lisa Donatini**

Relatori:

**Prof. Luca Fanucci**

**Prof. Stefano Giordano**

**Ing. Gianni Antichi**