

# UNIVERSITÀ DI PISA



## Facoltà di Ingegneria

### Corso di Laurea Specialistica in Ingegneria Elettronica

Anno Accademico  
2007/2008

Tesi di Laurea

### **Progettazione di Architetture VLSI per Fast Fractional Fourier Transform**

Relatori:

Prof. Ing. Fanucci Luca

\_\_\_\_\_

Ing. Rovini Massimo

\_\_\_\_\_

Ing. Gentile Giuseppe

\_\_\_\_\_

Candidato:

Battistini Luca

\_\_\_\_\_