

UNIVERSITÀ DI PISA



FACOLTÀ DI INGEGNERIA

CORSO DI LAUREA IN INGEGNERIA DELLE TELECOMUNICAZIONI

TESI DI LAUREA

Implementazione di una porta logica ottica riconfigurabile ed integrabile basata su un singolo SOA

Relatori:

Candidato:

Prof. Filippo Giannetti

Alessandro Simi

Prof. Marco Luise

Dott. Ing. Antonella Bogoni

ANNO ACCADEMICO 2004/2005

27 Giugno 2005