



UNIVERSITÀ DI PISA  
FACOLTÀ DI INGEGNERIA  
CORSO DI LAUREA IN INGEGNERIA INFORMATICA  
DIPARTIMENTO DI SISTEMI ELETTRICI E AUTOMAZIONE

Tesi di Laurea

# **Modellazione e Identificazione di Convertitori DC-DC Operanti in Parallelo**

Relatori:

Ch.mo Prof. Ing. Aldo Balestrino

.....

Dott. Ing. Alberto Landi

.....

Candidato:

Giovanni D'Alessandro

.....

Anno Accademico 2003/2004